

Citations des analystes du secteur :

« De nombreux utilisateurs de HPC et d'IA peinent à obtenir des performances optimales de leurs systèmes en raison de leurs faibles capacités d'interconnexion. Il est également complexe, pour les utilisateurs, d'intégrer et d'assimiler plusieurs solutions nouvelles ou différentes. Nous nous réjouissons qu'un groupe d'entreprises leaders travaillent ensemble pour concevoir une nouvelle solution d'interconnexion commune plus performante. Les clients exerçant dans les domaines du HPC et de l'IA ont des charges de travail particulièrement exigeantes. L'approche d'Ultra Ethernet pourrait grandement contribuer à en améliorer l'interopérabilité, les performances et les capacités. Nous sommes impatients de voir cette nouvelle gamme de produits arriver sur le marché dans un futur proche. » a déclaré **Dr. Earl Joseph, Président d'Hyperion Research**

« Les cas d'usage commerciaux d'IA/ML et de HPC se multiplient, et de plus en plus d'entreprises cherchent à tirer parti de l'informatique évolutive pour être d'avantage compétitives, au sein de leurs propres infrastructures ou dans le cloud. Aujourd'hui, il n'existe pas de solutions standardisées et indépendantes de mise en réseau de centres de données, qui se concentrent sur les performances à grande échelle pour les applications parallèles. Alors que la majorité des centres de données sont basés sur l'Ethernet, le fait de disposer de solutions extensibles pilotées par UEC rendra leur évolutivité plus simple et plus accessible. Les entreprises membres du consortium UEC sont capables de développer des solutions Ethernet cohérentes allant des solutions de connexions uniques aux plus grands supercalculateurs et centres de données hyperscale. » a déclaré **Addison Snell, Président d'Intersect360 Research**

« Il y a eu une discussion continue, voire une bataille, sur le meilleur réseau à utiliser pour l'infrastructure supportant la formation et l'inférence de grands modèles de langage pour l'IA générative », a déclaré **Karl Freund, Fondateur et analyste principal chez Cambrian-AI Research**. « Certaines entreprises se sont tournées vers les réseaux Ethernet, préférant leur facilité d'installation et d'utilisation. L'initiative de l'UEC sera un ajout bienvenu pour la communauté de l'IA. »

Citations des membres fondateurs :

« Les charges de travail à forte intensité de calcul, telles que l'IA, le ML ainsi que la simulation et la modélisation HPC, nécessitent des solutions interopérables, évolutives et rentables à l'échelle du secteur. Afin de créer une architecture Ethernet ouverte pour répondre aux besoins en constante évolution des charges de travail des centres de données modernes, nous rejoignons le consortium Ultra Ethernet en tant que membre fondateur. AMD soutient depuis de nombreuses années les normes ouvertes du secteur et nous sommes fiers de poursuivre dans cette voie. » a déclaré **Robert Hormuth, Vice-Président Corporate, Architecture et Stratégie, Solutions de Centre de données, AMD.**

« Arista Networks est ravi de rejoindre le consortium UEC pour soutenir l'évolution d'Ethernet vers un plus grand nombre de cas d'usage en tant que vecteur omniprésent pour les charges de travail de HPC et d'IA/ML. » a déclaré **Hugh Holbrook, Vice-Président Groupe, Ingénierie logicielle, Arista Networks.**

« Avec son écosystème inégalé, sa grande flexibilité et ses hautes performances, Ethernet est devenu le tissu de référence pour pratiquement tous les types de réseaux de données, » a déclaré **Ram Velaga, Vice-président Senior et Directeur général, Commutation Centrale, Broadcom.** « Broadcom est depuis longtemps un partisan de la technologie Ethernet, à l'origine d'innovations dans tous les aspects de la pile réseau. Nous sommes ravis de travailler aux côtés de nombreux géants du cloud et des réseaux pour faire en sorte qu'Ethernet réponde aux besoins de l'IA/du ML et des réseaux HPC de nouvelle génération. »

« Nous sommes à l'aube d'une transformation profonde dans presque tous les secteurs. L'IA et le ML changeront notre façon d'agir de manière fondamentale. Pour permettre cette transformation, les acteurs du secteur doivent faire évoluer la façon dont les réseaux de demain seront construits. Cisco soutient les objectifs du consortium UEC d'identifier et de normaliser les optimisations qui profiteront à nos clients déployant une infrastructure IA/ML. » a déclaré **Rakesh Chopra, Cisco Fellow, Common hardware, Cisco.**

« Le marché du HPC a été le principal moteur du développement des interconnexions haut débit. Avec des charges de travail IA/ML/DL intensives et à grande échelle, les marchés convergent vers la création d'une nouvelle norme englobant l'interopérabilité, la rentabilité et de haute performance, » a déclaré **Eric Eppe, Vice-Président Groupe, Portefeuille et Solutions HPC/IA/Quantum, Eviden, Groupe Atos.** « Nous sommes fiers et enthousiastes de faire partie des membres fondateurs du consortium Ultra Ethernet (UEC), qui ambitionne de relever ces défis avec un protocole de communication Ethernet et une pile logicielle. Atos, à travers sa ligne d'activités

'Eviden', apportera son expertise HPC et IA éprouvée sur le terrain, en s'appuyant sur sa technologie d'interconnexion BXI, l'interconnexion haut débit de troisième génération du Groupe. Nous sommes convaincus qu'UEC produira de solides résultats pour répondre aux besoins et aux exigences du marché. »

*« L'IA générative nous obligera à concevoir nos réseaux en fonction de la taille et des performances des supercalculateurs. L'importance du Consortium Ultra Ethernet est de développer une architecture de communication ouverte, évolutive et rentable basée sur l'Ethernet et capable de supporter ces charges de travail à haute performance pour fonctionner efficacement. L'omniprésence et l'interopérabilité de l'Ethernet offriront aux clients le choix et les performances nécessaires pour gérer une variété de charges de travail à forte intensité de données, y compris les simulations, l'entraînement et le réglage des modèles d'intelligence artificielle. Les données et la taille des modèles d'intelligence artificielle ne cessant de croître, l'informatique hautement parallélisée devient un élément essentiel de la performance, de la fiabilité et de la durabilité. » a déclaré **Justin Hotard, Vice-président exécutif et Directeur Général, HPC et IA, Hewlett Packard Enterprise***

*« Les exigences en matière de performances de calcul et de réseau pour l'IA, le ML et les charges de travail haute performance à grande échelle sont insatiables. Le secteur a besoin de solutions ouvertes pour répondre à ces demandes afin de permettre le libre choix par rapport aux solutions propriétaires. Intel est fier d'être membre fondateur du consortium Ultra Ethernet (UEC) qui concevra l'infrastructure informatique de demain grâce à des solutions réseau et une pile de communication mises à jour et optimisées, haute performance, évolutives et ouvertes, » a déclaré **Jeff McVeigh, Vice-Président et Directeur général, Supercalcul, Intel.***

*« Meta apporte plus d'une décennie d'expérience dans la création de structures Ethernet performantes à grande échelle et cherche à tirer parti de ces apprentissages pour faire d'Ethernet une technologie d'interconnexion universelle pour les centres de données et les structures réseau haute performance, » a déclaré **Alexis Bjorlin, Vice-Président, Infrastructure, Systèmes d'IA et Plateformes accélérées, Meta.***

*« La prochaine ère de l'informatique sera caractérisée par des avancées révolutionnaires dans l'IA et l'infrastructure optimisée par IA. Microsoft s'engage à donner aux entreprises les moyens de repousser les limites du possible grâce à la puissance d'Azure, » a déclaré **Steve Scott, Vice-Président Groupe, Architecture matérielle Azure, Microsoft.** « L'union de nos forces pour développer un ensemble commun de normes pour améliorer Ethernet pour l'IA à grande échelle et les charges de travail HPC contribuera à favoriser l'innovation continue, dès aujourd'hui et pour le futur. »*